

Расписание

22 марта

Время в программе указано для часового пояса UTC+3 (Europe/Moscow).

	Зал 1	Зал 2	Трек 3
10:00-10:15	Открытие конференции Иван Углянский Huawei Илья Матвеев Сбер		
10:15-10:30	Перерыв		
10:30-11:15	Компиляторные технологии в верификации аппаратного обеспечения Константин Владимиров Syntacore	Доверенная загрузка в современной ОС: функции, особенности, применение Константин Карасев Открытая мобильная платформа	Особенности и возможности внешних отладчиков на примере RISC-V OpenOCD и не только Евгений Найданов Syntacore
11:15-11:45	Перерыв		
11:45-12:30	Блеск и нищета WebAssembly Евгений Пройдаков Positive Technologies	Ремонт обхода кадров стека в ядре Linux для RISC-V Матвей Быстрин YADRO	Низкоуровневая безопасность: нужно, можно, не рекомендуем Анна Мелехова Kaspersky
12:30-13:00	Перерыв		
13:00-13:45	Компиляторный бенчмаркинг и JIT-компиляция Анастасия Черникова Syntacore	Репликация памяти для NUMA-систем Денис Дарвиш Независимый эксперт Никита Панов Независимый эксперт	Анатомия фаззинга для ядра Linux Максим Пелевин Российский исследовательский институт
13:45-14:15	Перерыв		
14:15-15:00	BOLT: новый подход к оптимизации производительности без пересборки ПО Василий Леоненко Независимый эксперт	A Deep Dive into Smart Device Memory Management Дмитрий Рокосов SberDevices Алексей Романов SberDevices	Устройство многопоточного рантайма движков ВКонтакте Никита Костливец VK / ВКонтакте
15:00-15:30	Перерыв		
15:30-16:15	Отладка с помощью аппаратных точек останова и их поддержка в отладчиках Юлий Тарасов Syntacore	Memory efficient RCU B+ дерево Вадим Иванов Независимый эксперт Артем Кузин Независимый эксперт	Надежно пишем в сокет: как Rust помогает писать многопоточный код Денис Давыдов Cloudflare
16:15-16:45	Перерыв		
16:45-17:30	V8: RISCованные недра Chromium Илья Гаврилин Syntacore	Мультиплексирование ввода/вывода в Linux Даниил Щепетильников Getmobit	Симуляция беспроводной среды с eBPF на Rust: от тестирования к анализу проблем Александр Лошкарев Eltex
17:30-18:00	Перерыв		
18:00-18:45	Генератор случайных процессорных архитектур для обучения системному программированию Петр Советов РТУ МИРЭА		
18:45-19:00	Закрытие конференции Иван Углянский Huawei Илья Матвеев Сбер		
19:00-22:00	Нетворкинг	19:30-22:00 Зал 2 Lightning Talks	